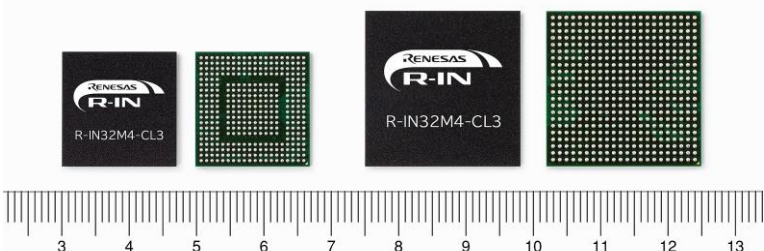


ルネサスエレクトロニクス株式会社

R-IN32M4-CL3

R9A06G064MGBG/R9A06G064SGBG

- ・ 機器間の時刻同期精度±1μs以下(CC-Link IE TSN Class B対応)
- ・ 2ポートGbE対応PHY、CPU、RAM(1.3MB)をワンチップで実現
- ・ R-INエンジンによるマルチプロトコル対応を継承
- ・ 小型パッケージとPHY用レギュレータ内蔵により実装面積の低減
- ・ 低消費電力 (対 R-IN32M3-CL2で35%低減)

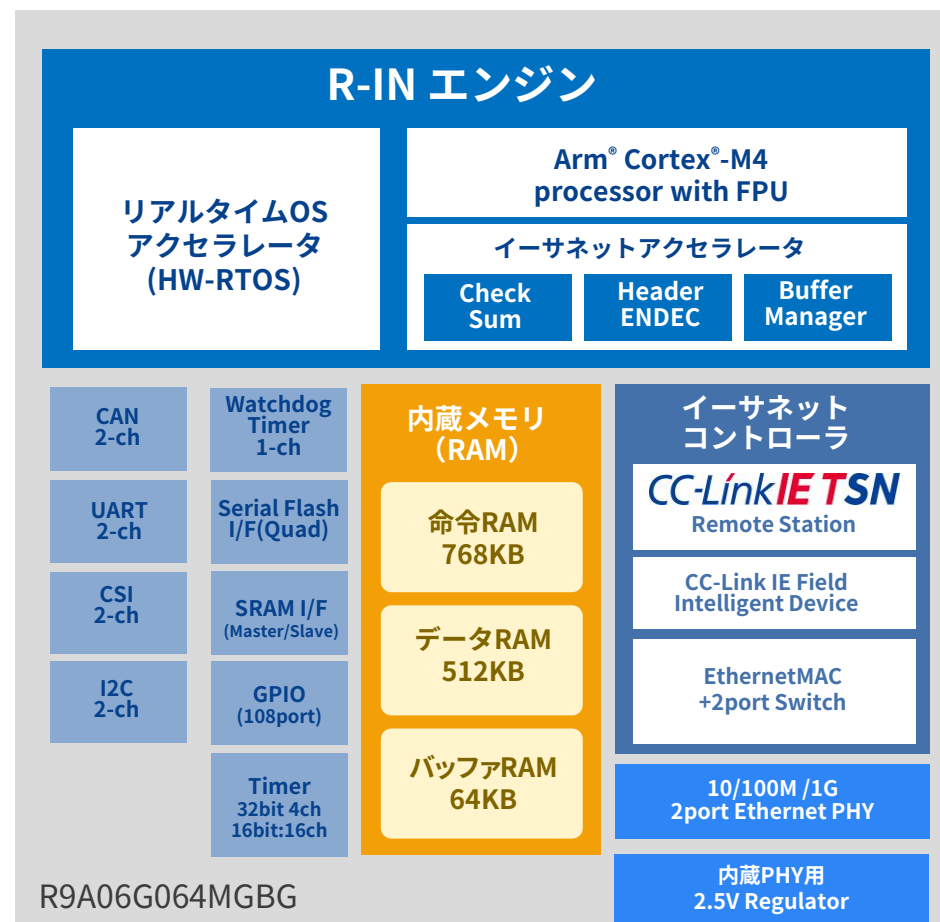


ルネサスエレクトロニクス株式会社

東京都江東区豊洲三丁目2番24号 (豊洲フォレシア)

URL : <https://www.renesas.com/>

Renesas Electronics Corporation



ルネサスエレクトロニクス株式会社

RX72M 産業ネットワークソリューション

CC-Link IE TSN Class A ソリューション



Renesas Electronics Corporation

認証予定

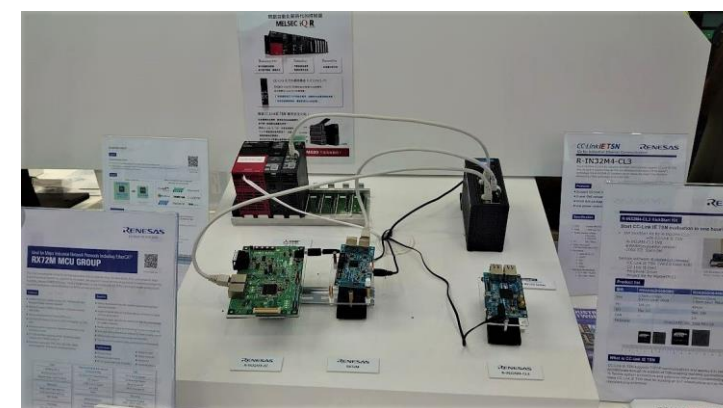
- ルネサス製 RX72M搭載のCPUカード(RTK0EMXDE0C00000BJ)又はパートナー社製ボード(TS-RX72M-COM)にてCC-Link IE TSN Class Aの評価が可能
- サンプルコード(評価用)、アプリケーションノートはウェブサイトより無償提供、初期評価用途に最適 [RX72Mネットワークソリューション](#)
- 量産用プロトコルスタックはパートナー社(株式会社セルパ)よりスタックをご提供、ソフトウェア実装のみでCC-Link IE TSN Class Aを実現



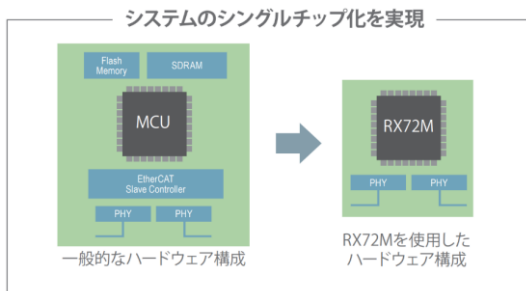
ルネサス製RX72M CPUカード



TS-RX72M-COM



RX72M, R-IN32M4-CL3ソリューション例
Automation Taipei(2023) 出展



RX72M 240MHz 32-Bit RXv3 core / 8Kbyte cache			
Memory <ul style="list-style-type: none"> 2048 (Flash) / 512KB (Cache) 4MB (Cache) Dual Bank 32KB (Data) / 8KB (Stack) Background Operation 	Timer <ul style="list-style-type: none"> 16-bit 1MHz DS 10-bit 100ns 32bit x 1ch (MTU) 10-bit 100ns (TSC) 32bit x 6ch (SPTR) General TRIGGER 8bit x 4ch (TMR) 10-bit 100ns (CMT) 32bit x 2ch (CMT) Real-time clock (RTC) 	Connectivity <ul style="list-style-type: none"> Element (10/100 based) x 2ch 1ch EtherCAT slave controller 10/100 x 1ch Full Speed USB x 1ch CAN x 3ch 4D I2C x 1ch, MMC I2C x 1ch Serial Communication UART x 1ch (or Single SPI / I2C) SPI x 3ch I2C x 3ch 	Security & Encryption <ul style="list-style-type: none"> Cryptography AES/DES/SERIALSHA TSEC Key management Access management Memory protect Storage ID
External Memory <ul style="list-style-type: none"> 8192bit external bus (DDR2/DDR3) Quad SPI x 1ch 	System, Power Management <ul style="list-style-type: none"> EMMC x 1ch, SPI EMMC x 2ch External source only High speed on-chip controller Error link controller 	Analog <ul style="list-style-type: none"> 12bit ADC x 25ch 2 independent unit 3ch temperature SHT (temp) 12bit DAC x 2ch Temperature sensor 3.3V regulator x 1ch 	Human-Machine Interface (HMI) <ul style="list-style-type: none"> CMOS camera I/F Graphics / LCD US x 2ch
Safety Functions <ul style="list-style-type: none"> Watchdog timer x 2ch CRC calculator PWM error output shutdown Failure detect mode (Check, Memory Analog) 			Accelerator <ul style="list-style-type: none"> Temperature function 2D drawing engine

The maximum specifications for the group are shown.

ルネサスエレクトロニクス株式会社

東京都江東区豊洲三丁目2番24号 (豊洲フォレシア)

URL: <https://www.renesas.com/>